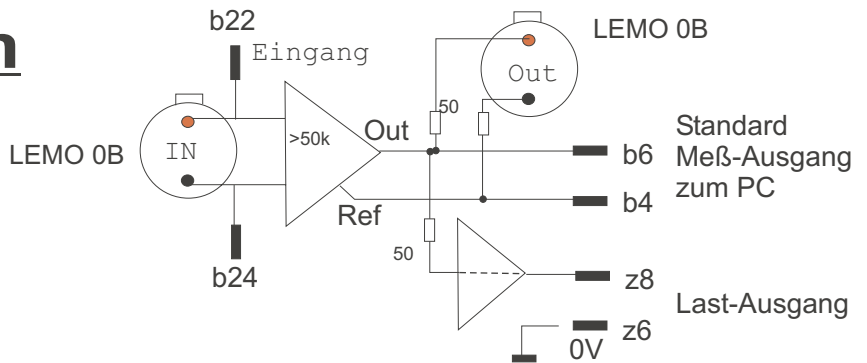
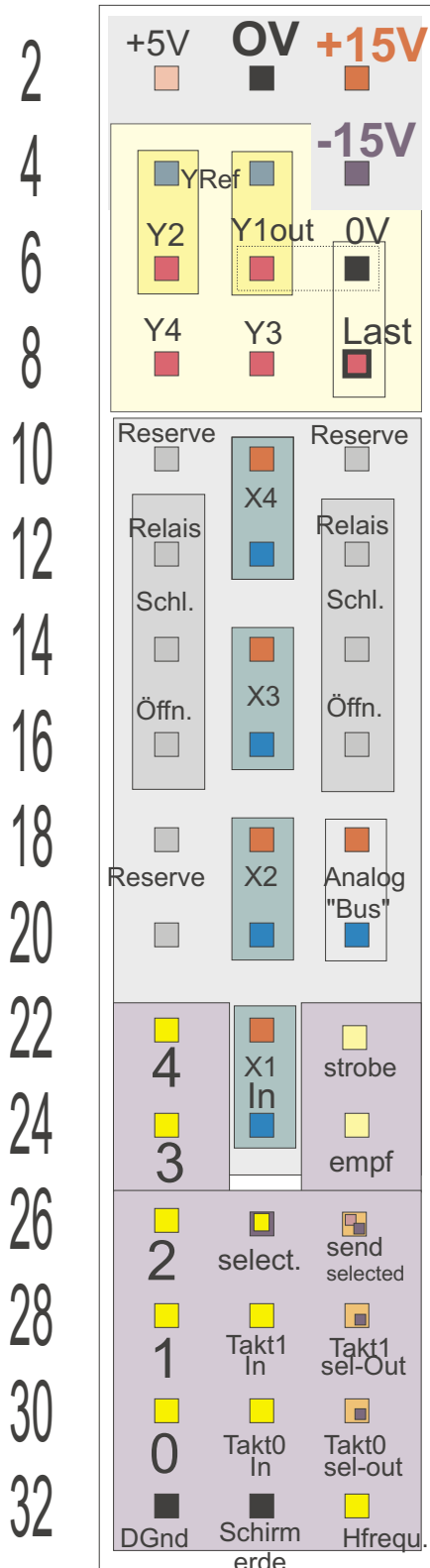


# AnaSync Norm

DIN-41612-F-  
Steckerbelegung



d b z



**Power**

**Ausg.**

**Eingänge und Relaiskontakte**

**Digital**

- b2 **0V** Stromrückführung (+/-15V)("AGND")
- z2 **+15V** Stromversorgung ( max 100mA/1 )
- z4 **-V15** Stromversorgung (max 100mA/1 )
- d2 **+5V** Stromversorgung (optional -!- nicht Standard)
- b4/d4 **BS** Stromfreie Meßerde ("SGND","Ref")
- b6 **Y1 -Meß-Ausgang** (niederohmig zum PC)
- z8 **Last-Ausgang** (<100mA/1 aus z2 z.B.:für Servo )
- z6 **0V** Stromrückführung (z.B für Last-Ausgang)
- Meß Ausg. <10V ~ 20mA begr.; Logik Ausg. 5V oder 15V ~20mA,
- d6 **Y2.-Ausgang** \
- b8 **Y3.-Ausgang** alle Ausg. für Kabel ~50 in Serie
- d8 **Y4.-Ausgang** /

AUSGÄNGE

- alle Eingänge differentiell hochohmig (>~50k ) Geschützt bis 30V
- b10 **In** X4.-Eingang
- b12 **In** Sense X4.-Eingang
- b14 **In** X3.-Eingang
- b16 **In** Sense X3.-Eingang
- b18 **In** X2.-Eingang
- b20 **In** Sense X2.-Eingang
- b22 **In** **X1.-Haupt-Eingang** Istwert (X)
- b24 **In** Sense X1.-Haupt-Eingang

EINGÄNGE

z18 optionale Quer-Verbindung Modul 0 ..15 (+Analog bzw. Logik)  
z20 optionale Quer-Verbindung Modul 0...15 (-Analog bzw. Gnd)

- z22 Strobe vom PC für senden und empfangen
- z24 empfangen (selected b26 & strobed z22)
- z26 senden (tristate, selected b26 & strobed z22)
- b28 Takt(1)-In Reserve frei
- z28 Takt(1)-Out (tristate, selected by b26)
- b30 Takt(0) -In an **Synchronisationschiene**
- z30 Takt(0)-Out (tristate, selected by. b26)
- b26 Modul select (erstellt und verharft von Mux-Modul)

Bus von MIO bzw. Mux

- d32 Digital Erde (PC) ("DGND")
- Adressen:** z.B. für Betriebsartwahl bei Steuerungen usw.
- d30 (0), d28(1), d26(2), d24(3), d22(select enabled)
- b32, **Schirmerde** (verb. Mit Frontplatte usw.)

LOGIK

AnaSync-Forum  
15.01.03

gez.Frank Schneider

→ im Lila Bereich nur 5V Logik (HCT) an Frontplatte: LEMO 00-Stecker  
 alle Digital-Eing.>10kOhm ; Schwelle ~ 2,5V; High= 3,5V.....24V  
 alle Digital-Ausgänge Tri-state 5V; aktiviert über "select" Eingang