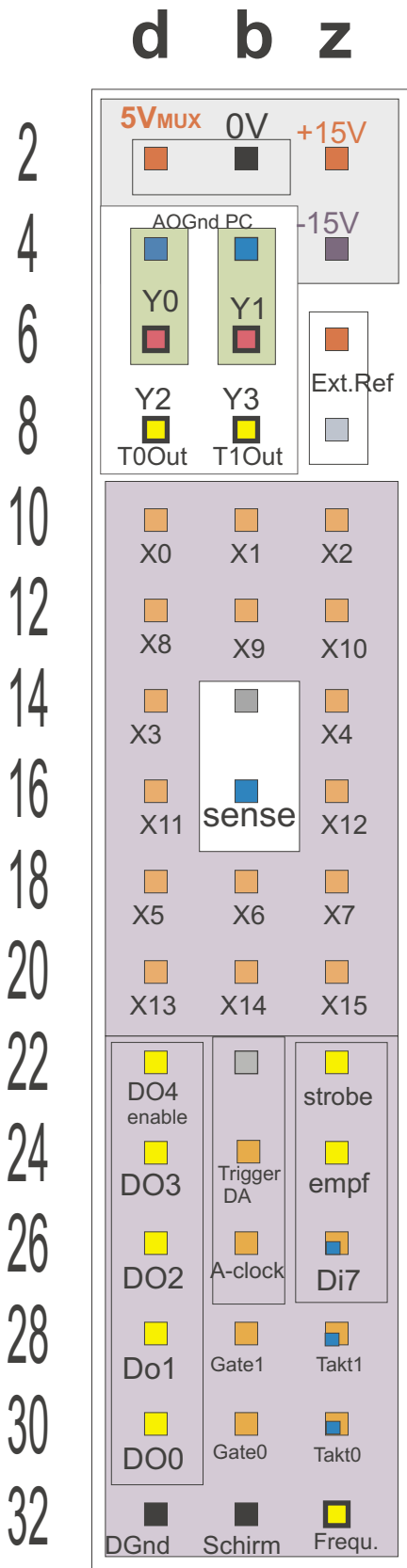


EuroLab - MUX

Nebenkarte zu SCADA

DIN - 41612-F Stecker

- d2 **5V_{MUX}**, hier im Mux gebildet aus 15V
- b2(=d32) **0V** Stromrückführung (+/-15V)
- z2 **+15V** Stromversorgung EuroLab
- z4 **-15V** Stromversorgung EuroLab



Power

Select- Leitungen

Seriell

Digital

Verbindungen von Frontplatte zu SCADA-Modul

- b4,d4 **AOGnd PC-Ref.-Erde** [54,55] für DACs
- d6 **Y0 DAC0-** Ausgang von PC
- b6 **Y1 DAC1-** Ausgang von PC
- z6 (Analog Bus)+Eing. **Ext.Ref.** multipliz. DAC's) **optional**
- z8 (Analog Bus) -Sense zu Ext.Ref. In SCADA-Modul **optional**
- d8 **Timer0** - (oder DAC2) Ausgang von PC
- b8 **Timer1-** (oder DAC3) Ausgang von PC

Select Ausgänge

- d10 **X0.**
- d12 **X8.**
- b10 **X1.**
- b12 **X9.**
- z10 **X2.**
- z12 **X10.**
- d14 **X3.**
- d16 **X11**
- b14
- b16 com **Sense = BS** Stromfreie Meßerde-EuroLab ("SGND", "Ref") **optional**
- z14 **X4.**
- z16 **X12.**
- d18 **X5.**
- d20 **X13.**
- b18 **X6.**
- b20 **X14.**
- z18 **X7.**
- z20 **X15.**

Binär Eingänge (Adressen)

- d30: **DO0**
- d28: **DO1**
- d26: **DO2**
- d24: **DO3**
- d22 **DO4** Enable seriell

- Seriell:
- z22 DO5 seriell Strobe
 - z24 DO6 seriell Empfang

Binär Ausg. *z26 **(DI7) T1up/down** (tristate, invert.-enabled by d22)

Trigger Eingänge:

- b22 **-AD-Trig-** (wenn bei MIO kein Eingang) [PFI0]
- b24 **Start-DA-Trig.** [PFI6]
- b26 Ext.-clock Eing. A-Wandler [PFI7] (oder Interrupt IRQ)

Timer Eingänge

- *b28 Timer 1 **Gate-in** [PFI4]
- *b30 Timer 0 **Gate-in** [PFI9]
- *z28 Timer 1 **Takt** (tristate, invert.-enabled by d22) [PFI3]
- *z30 Timer 0 **Takt** (tristate, invert.-enabled by d22) [PFI8]
- *z32 **Frequenz** von PC

* über Jumper zu Frontplatten Buchsen (Lemo 00 bzw Lemo B):

- d32(=b2) Digital Erde (DGND) Masse = 0V EuroLab
- b32 Schirmerde (Frontplatte, Steckerschirm, Gehäuse)

AnaSync-Forum
19.11.02

gez: Frank Schneider